به نام خداوند بخشنده مهربان

مدارهای منطقی

Digital Logic Circuits

جناب آقای دکتر حسین آقابابا

یاشار ابری

دانشکده مهندسی، دانشگاه تهران

Yasharabri.ut.ac.ir@gmail.com

yasharabri@ut.ac.ir

راه‌های ارتباطی

سایت اطلاع رسانی

https://utwp.ir/ut_abri/

+ سامانه های دانشگاه تهران

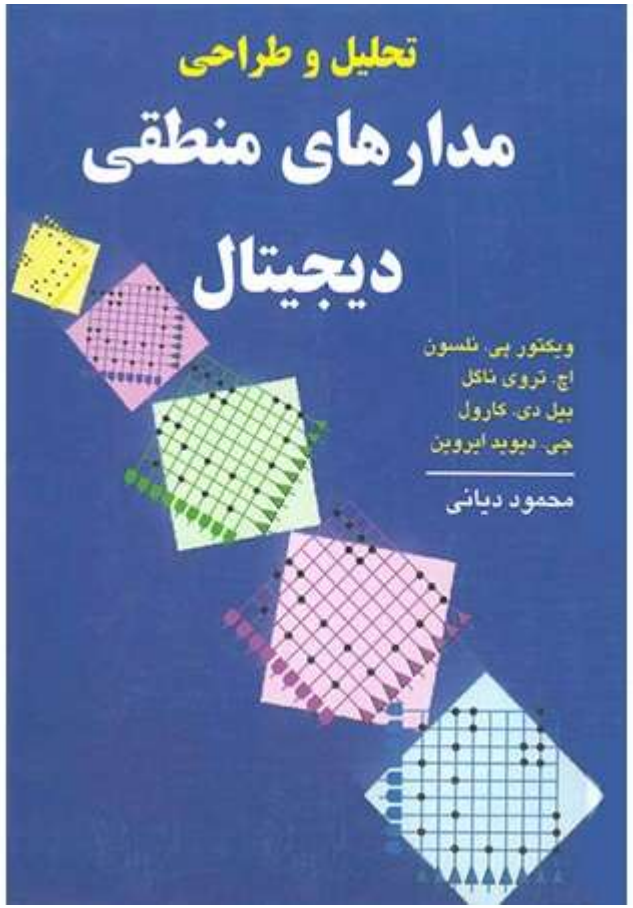
کانال‌های اطلاع‌رسانی

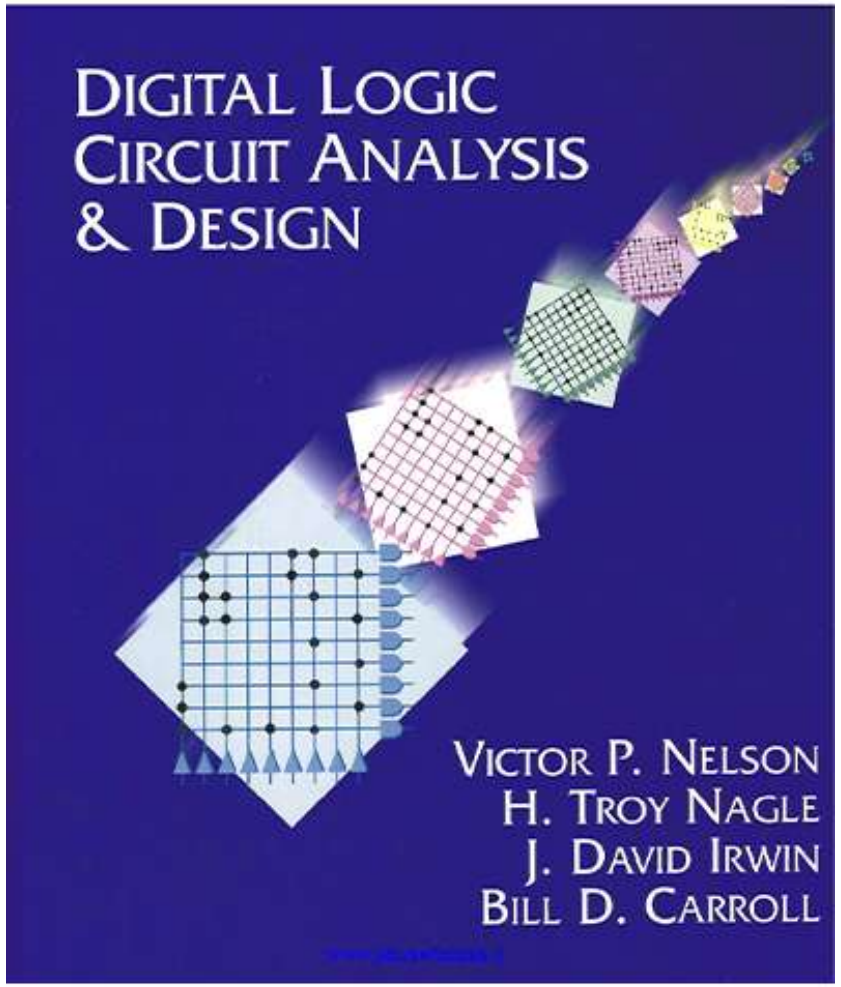
@ut_abri

ارزیابی

- اصلی:
  - حضور در کلاس
  - همکاری با تی‌ای‌ها
  - تکلیف
  - پروژه
  - آزمون پایان ترم
- امتیازی:
  - کار مطالعاتی
  - مقاله علمی مجله یا نشریه

منابع


تحلیل و طراحی
مدارهای منطقی
دیجیتال
ویکتور پی. نلسون
اچ. تروی ناگل
بیل دی. کارول
جی. دیوید ایروین
محمود دیانی


DIGITAL LOGIC
CIRCUIT ANALYSIS
& DESIGN
VICTOR P. NELSON
H. TROY NAGLE
J. DAVID IRWIN
BILL D. CARROLL

امام صادق علیه السلام:

زندگی ای گواراتر از خوش اخلاقی، نیست.

لا عَیشَ أهنَأُ مِن حُسنِ الخُلقِ

علل الشرائع :ج۲،ص ۵۶۰،ح۱



دانشگاه تهران
دانشکده مهندسی
کامپیوتر

با تشکر از حسن توجه شما